1. **Логарифми́ческая лине́йка**, **счётная линейка** — аналоговое вычислительное устройство, позволяющее выполнять несколько математических операций, в том числе умножение и деление чисел, возведение в степень (чаще всего в квадрат и куб), вычисление квадратных и кубических корней, вычисление логарифмов, потенцирование, вычисление тригонометрических и гиперболических функций и некоторые другие операции.
2. **Арифмо́метр** (от греч. «αριθμός» — «число», «счёт» и греч. «μέτρον» — «мера», «измеритель») — настольная или портативная механическая вычислительная машина, предназначенная для точного умножения и деления, а также — для сложения и вычитания.
3. **Табуля́тор** — электромеханическая машина, предназначенная для автоматической обработки (суммирования и категоризации) числовой и буквенной информации, записанной на перфокартах, с выдачей результатов на бумажную ленту или специальные бланки.
4. **Ра́зностная маши́на Чарльза Бэббиджа** — механический аппарат, изобретённый английским математиком Чарльзом Бэббиджем, предназначенный для автоматизации вычислений путём аппроксимации функций многочленами и вычисления конечных разностей.
5. «**Проект Манхэттен**» (англ. *Manhattan Project*) — кодовое название программы США по разработке ядерного оружия, осуществление которой началось 13 августа 1942 года.
6. **Тиратро́н** — ионный (газоразрядный) прибор для управления электрическим током с помощью напряжений, поданных на его электроды.
7. **Ана́логовый компьютер** или **ана́логовая вычисли́тельная маши́на** (**АВМ**) — вычислительная машина, которая представляет числовые данные при помощи аналоговых физических параметров (скорость, длина, напряжение, сила тока, давление), в чём и состоит его главное отличие от цифровой ЭВМ.
8. **Архитектура фон Неймана** (модель фон Неймана, Принстонская архитектура) — широко известный принцип совместного хранения команд и данных в памяти компьютера.
9. **Colossus** («Колосс») — секретный британский компьютер, спроектированный и построенный в 1943 году для расшифровки перехваченных немецких радиосообщений, зашифрованных с помощью системы Lorenz SZ.
10. **А́лан Мэ́тисон Тью́ринг**, OBE (англ. *Alan Mathison Turing* [ˈtjʊərɪŋ]; 23 июня 1912 — 7 июня 1954) — английский математик, логик, криптограф, оказавший существенное влияние на развитие информатики.
11. **Алгебра логики** (**алгебра высказываний**) — раздел математической логики, в котором изучаются логические операции над высказываниями.
12. **Компьютер Атанасова — Берри** (**Atanasoff-Berry Computer**, **ABC**) — первое цифровое вычислительное устройство, а также первая вычислительная машина без движущихся частей.
13. **ЭНИАК** (Электронный числовой интегратор и вычислитель — англ. *ENIAC*, сокр. от *Electronic Numerical Integrator and Computer*) — первый электронный цифровой вычислитель общего назначения, который можно было перепрограммировать для решения широкого спектра задач.
14. **Компью́теры пя́того поколе́ния** (яп. 第五世代コンピュータ) — в соответствии с идеологией развития компьютерных технологий, после четвёртого поколения, построенного на сверхбольших интегральных схемах, ожидалось создание следующего поколения, ориентированного на распределенные вычисления, одновременно считалось, что пятое поколение станет базой для создания устройств, способных к имитации мышления.
15. **Манчестерский Марк I** (англ. *Manchester Mark I*; в переводе на рус. яз. — «[Прототип] *номер один, манчестерский*», сокр. *Mk. 1*) — один из первых[2] полностью электронных компьютеров с хранимой в оперативной памяти программой, тем самым практически реализующий архитектуру фон Неймана.
16. **Память на линиях задержки** — разновидность компьютерной памяти, использовавшейся в ранних цифровых компьютерах, например EDSAC, ACE и БЭСМ, в радиолокационной технике и декодерах сигналов цветности аналоговых цветных телевизоров систем PAL и SECAM.
17. **Микроко́д** — программа, реализующая набор инструкций процессора. Так же, как одна инструкция языка высокого уровня преобразуется в серию машинных инструкций, в процессоре, использующем микрокод, каждая машинная инструкция реализуется в виде серии микроинструкций — микропрограммы, микрокода.
18. **Atlas** — компьютер, созданный в Великобритании совместно Манчестерским университетом Виктории и компаниями Ferranti и Plessey по заказу Правительства Великобритании для использования в военных целях.
19. **Сопроцессор** — специализированный процессор, расширяющий возможности центрального процессора компьютерной системы, но оформленный как отдельный функциональный модуль.
20. **Триггер** (триггерная система) — класс электронных устройств, обладающих способностью длительно находиться в одном из двух устойчивых состояний и чередовать их под воздействием внешних сигналов.